384.047 Digitale Systeme Übung - Lösungen

Weiterführende Übungen 4

JK-FF mit D-FF realisieren

Eingänge des Systems: J, K, Q

Ausgänge: D

J 0101 0101 K 0011 0011 Q 0000 1111 ------D 0101 1100

 $D = (J \& \overline{Q}) \lor (\overline{K} \& Q)$

D-FF mit JK-FF realisieren

Eingänge des Systems: D, Q

Ausgänge: D

D 0101

Q 0011

J 01XX

K XX10

J = D

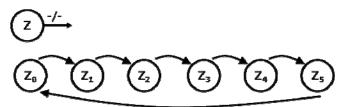
 $K = \overline{D}$

Zähler 0 bis 5

Das Schaltwerk hat keine Eingänge und keine richtige Ausgangsfunktion F (der Zählerstand wird direkt aus dem Zustand abgeleitet).

Bei O Eingängen muss von jedem Zustand 2⁰=1 Kante wegführen.

Zustandsgraf



6 Zustände, daher 3 FFs. Die Zustandscodierung für die Die FF-Ausgänge Q_2 , Q_1 , Q_0 muss so erfolgen, dass daraus der Zählerstand abzulesen ist, daher:

Zustandscodierung

Zustand	FF2	FF1	FF0
Z0	0	0	0
Z1	0	0	1
Z2	0	1	0
Z3	0	1	1
Z4	1	0	0
Z5	1	0	1
n/v	1	1	0
n/v	1	1	1

2 Zustände werden nicht gebraucht. Wir nehmen an, dass die Anfangsinitialisierung zB durch asynchrone Rücksetzeingänge vorgenommen wird und müssen daher diese Fälle nicht berücksichtigen (-> X-Stellen in der Übergangstabelle).

Übergangstabelle

Q0 0101 0101 Q1 0011 0011 Q2 0000 1111 0123 4567 <- alter Zählerstand 1234 50XX <- neuer Zählerstand D0 1010 10XX D1 0110 00XX D2 0001 10XX

$$D_0 = \overline{Q}_0$$

$$D_1 = (Q_0 \& \overline{Q}_1 \& \overline{Q}_2) \lor (\overline{Q}_0 \& Q_1)$$

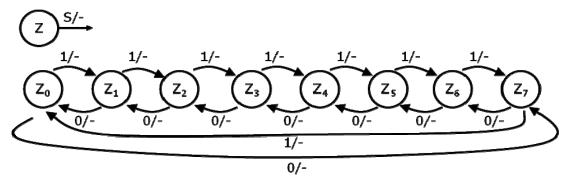
$$D_2 = (\overline{Q}_0 \& Q_2) \lor (Q_0 \& Q_1)$$

Schaltwerk Vorwärts/Rückwärts-Zähler

Das Schaltwerk hat einen Eingang und keine richtige Ausgangsfunktion F (der Zählerstand wird direkt aus dem Zustand abgeleitet).

Bei 1 Eingang müssen von jedem Zustand 2¹=2 Kanten wegführen.

Zustandsgraf



8 Zustände, daher 3 FFs. Die Zustandscodierung für die Die FF-Ausgänge Q_2 , Q_1 , Q_0 muss so erfolgen, dass daraus der Zählerstand abzulesen ist, daher:

Zustandscodierung

Zustand	FF2	FF1	FF0
Z0	0	0	0
Z1	0	0	1
Z2	0	1	0
Z3	0	1	1
Z4	1	0	0
Z5	1	0	1
Z6	1	1	0
Z7	1	1	1

Übergangstabelle

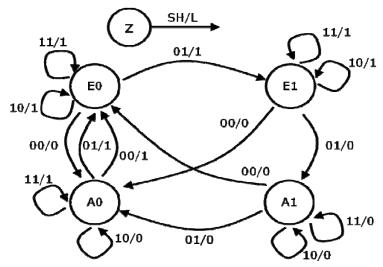
$$D_0 = \overline{Q}_0$$

$$D_1 = (\overline{Q_0} \& \overline{Q_1} \& \overline{S}) \lor (Q_0 \& \overline{Q_1} \& S) \lor (Q_0 \& Q_1 \& \overline{S}) \lor (\overline{Q_0} \& Q_1 \& S)$$

$$D_2 = (\overline{Q}_0 \& \overline{Q}_1 \& \overline{Q}_2 \& \overline{S}) \lor (\overline{Q}_1 \& Q_2 \& S) \lor (Q_0 \& Q_2 \& \overline{S}) \lor (\overline{Q}_0 \& Q_1 \& Q_2) \lor (Q_0 \& Q_1 \& \overline{Q}_2 \& S)$$

Schaltwerk Blinklicht

Zustandsgraf



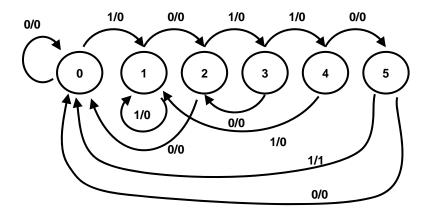
Zustandscodierung (willkürlich)

Zustand	FF1	FF0
ΕO	0	0
E1	0	1
A0	1	0
A1	1	1

Übergangstabelle

Schaltwerk "101101" erkennen

Zustandsgraf



Zustandscodierung (willkürlich)

Zustand "n" bedeutet "n Bit gefunden".

Zustand	FF2	FF1	FF0
0	0	0	0
1	0	0	1
2	0	1	0
3	0	1	1
4	1	0	0
5	1	0	1
n/v	1	1	0
n/v	1	1	1

2 Zustände werden nicht gebraucht. Wir nehmen an, dass die Anfangsinitialisierung zB durch asynchrone Rücksetzeingänge vorgenommen wird und müssen daher diese Fälle nicht berücksichtigen (-> X-Stellen in der Übergangstabelle).

Übergangstabelle

$$\begin{split} &D_2 = (\overline{E} \& \overline{Q}_0 \& Q_2) \lor (E \& Q_0 \& Q_1) \\ &D_1 = (E \& \overline{Q}_0 \& Q_1) \lor (\overline{E} \& Q_0 \& \overline{Q}_2) \\ &D_0 = (\overline{Q}_0 \& Q_2) \lor (E \& \overline{Q}_0) \lor (E \& \overline{Q}_1 \& \overline{Q}_2) \\ &A = E \& Q_0 \& Q_2 \end{split}$$

Übergangstabelle -> Zustandsgraf

Zustandsgraf

