384.047 Digitale Systeme Übung

Weiterführende Übungen 2 - Lösungen

KV-Diagramme mit Don't Care

$$f1 = \overline{d}$$

$$f2 = \overline{a} \& \overline{c}$$

$$f3 = \overline{a} \vee (\overline{b} \& c)$$

$$f4 = (a \& \overline{c} \& \overline{d}) \lor (a \& \overline{b})$$

KV-Diagramme mit Don't Care, 3 Variable

$$f1 = \overline{a}$$

$$f2 = (\overline{b} \& c) \lor (b \& \overline{c})$$

$$f3 = (\overline{a} \& \overline{b}) \lor (\overline{b} \& \overline{c})$$

$$f4 = \overline{b} \vee \overline{c}$$

Wassertanks

- a 0101 0101 0101 0101
- b 0011 0011 0011 0011
- c 0000 1111 0000 1111
- d 0000 0000 1111 1111
- -----

$$W = (\overline{a} \& \overline{b} \& \overline{c}) \lor (\overline{a} \& \overline{b} \& \overline{d}) \lor (\overline{a} \& \overline{c} \& \overline{d}) \lor (\overline{b} \& \overline{c} \& \overline{d})$$

Parity Bit

Der Sender muss das Parity Bit P erzeugen:

- a 0101 0101
- b 0011 0011
- c 0000 1111
- _____

$$P = (a \& \overline{b} \& \overline{c}) \lor (\overline{a} \& b \& \overline{c}) \lor (\overline{a} \& \overline{b} \& c) \lor (a \& b \& c)$$

bzw. als XOR-Gatter:

$$P = a XOR b XOR c$$

Der Empfänger berechnet aus den empfangenen Bits aE, bE, cE ebenfalls ein Parity Bit PB (Parity Bit berechnet):

$$PB = aE XOR bE XOR cE$$

und muss nun prüfen, ob die beiden Parity Bits identisch sind (sind sie ungleich, ist es ein Fehler):

```
PE 0101
PB 0011
-----
F 0110
```

$$F = PE XOR PB$$

Das XOR zum Berechnen und das XOR zum Vergleich der Parity Bits kann zu einem zusammengefasst werden:

$$F = PE XOR aE XOR bE XOR cE$$

Gleichheit prüfen

Jedes der drei Bit muss gleich sein mit dem entsprechenden anderen Bit, also a_i = b_i.

```
ai 0101
bi 0011
------
gi 1001
gi = ai \, XNOR \, bi (XNOR: verneintes XOR)
```

Die Bitmuster sind gleich, wenn alle drei Bits gleich sind, daher müssen sie mit einem AND-Gatter verknüpft werden:

$$G = (a0XNOR b0) & (a1XNOR b1) & (a2XNOR b2)$$

Übertragungsweiche

AE bestimmt, ob die hereinkommenden Daten D_E auf D_0 oder auf D_1 weitergeleitet werden. Das geschieht aber nur für S_E =1 (Daten gültig). Für S_E =0 (Daten ungültig) ist nur wichtig, dass sowohl S_0 als auch S_1 beide gleich 0 sind.

ΑE	0101	0101	Vereinfachung mit KV-Diagramm liefert:
SE	0011	0011	_
DE	0000	1111	$S_0 = (\overline{A}_E \& S_E)$
			$D_0 = D_E$
S0	0010	0010	\mathcal{D}_0 \mathcal{D}_E
D0	XX0X	XX1X	$S_1 = (A_E \& S_E)$
S1	0001	0001	$D_1 = D_E$
D1	XXX0	XXX1	1 E